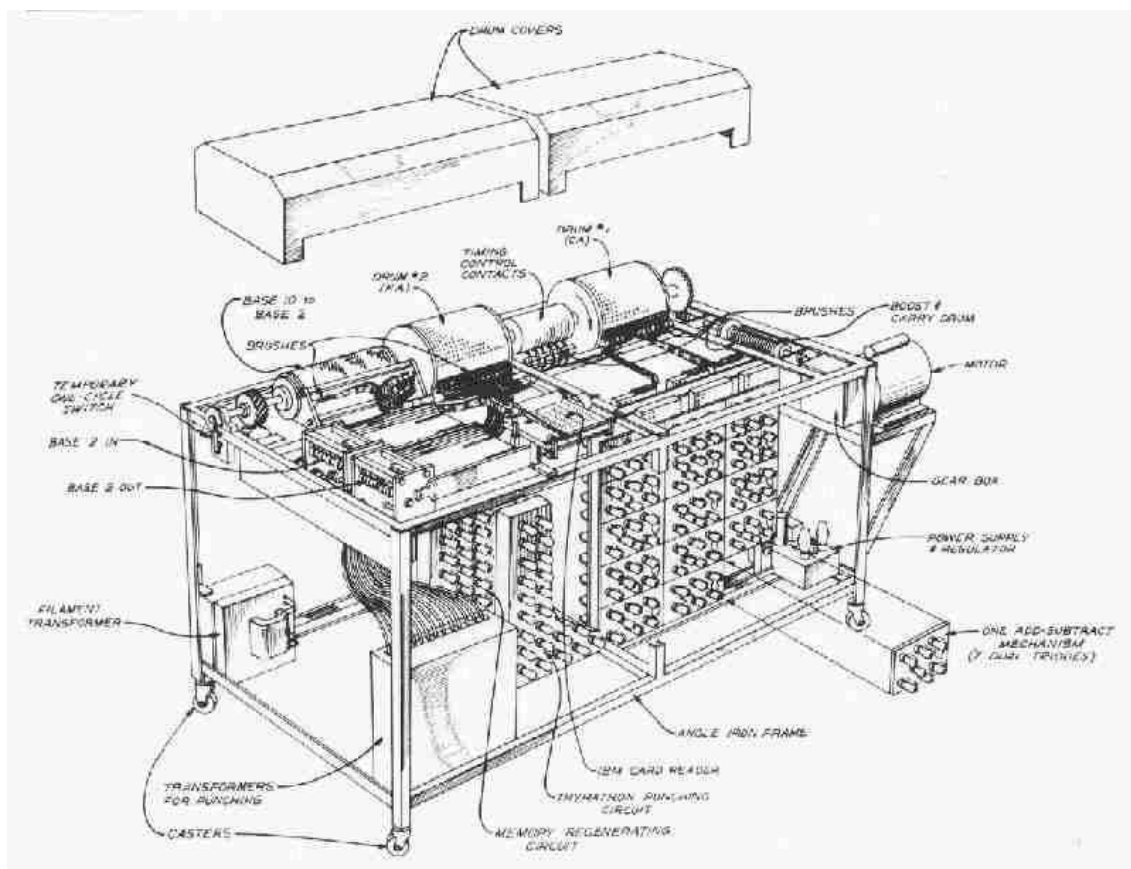


Historie der Computerentwicklung WS 2000/2001

Der Atanasoff-Berry Computer



Martin Grabmüller

<mgrabmue@cs.tu-berlin.de>

15. November 2000

Der Atanasoff–Berry Computer

1. Atanasoff und Berry
2. Architektur
3. Konkreter Aufbau und Einsatz
4. Bewertung und Zusammenfassung



John V. Atanasoff

- Geboren am 4.10.1903
- Gestorben 1995

Clifford Berry

- Gestorben 1963

Technische Angaben

Ausmaße: $1,5m \cdot 0,91m \cdot 0,91m$

Gewicht: $375kg$

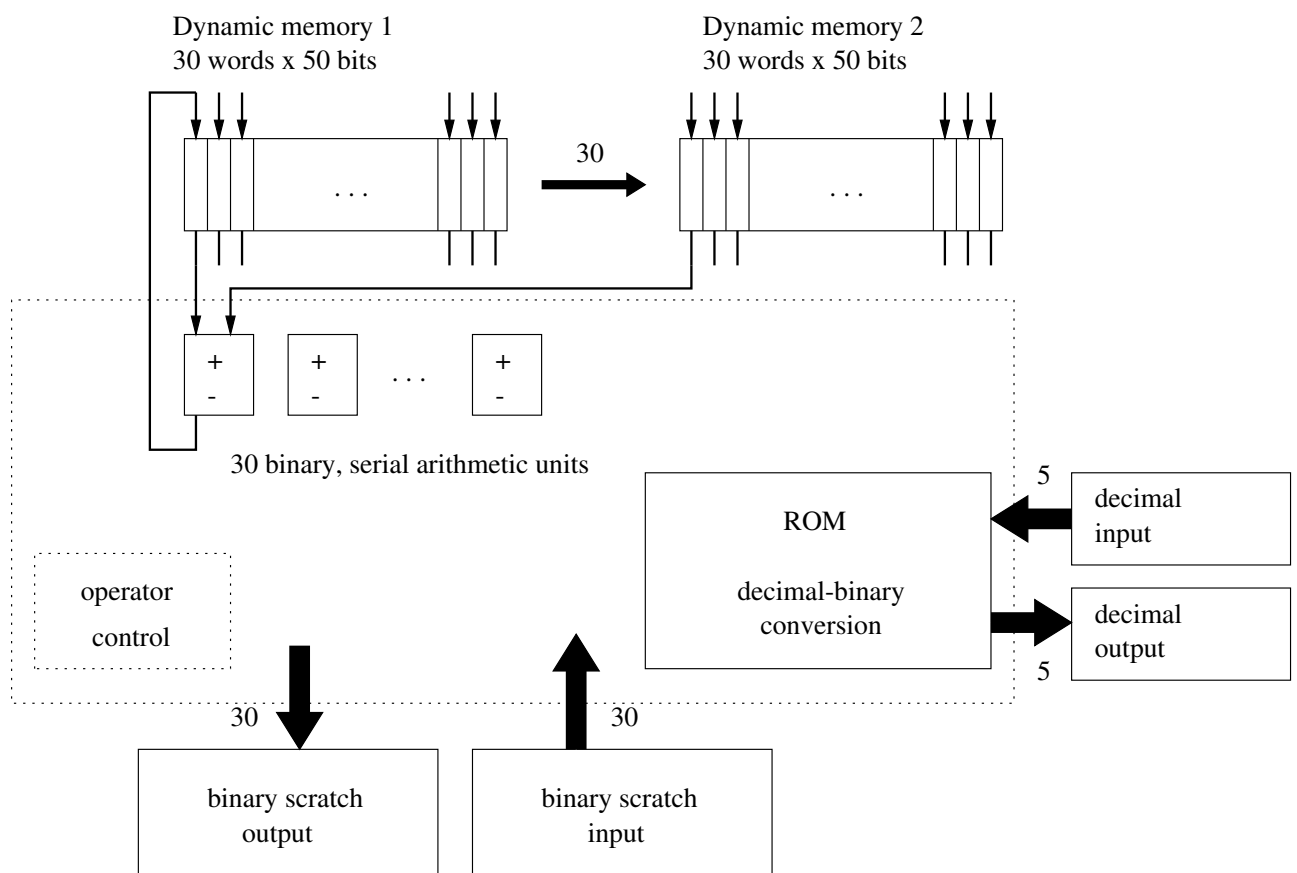
Bauteile: 300 Röhren im Rechenwerk, zwei Speichertrommeln, Dezimalkartenleser, Dezimalanzeige, Binärkartenschreiber, Binärkartenleser, "ROM"

Speicherkapazität: zwei Trommeln à 30 Worte (je 50 Bit), Massenspeicherkarten

Taktfrequenz: 60 Hz

Geschwindigkeit: ca. 0.06 "Flops"

Blockdiagramm



Befehlssatz

1s Set short vector to coefficients 1 to 5 (6 to 10 ...)

1s Vector clear/copy memory

16s Read short vector from base-10 card reader

1s Read short vector from base-2 card reader into memory 1 or 2

1s Select coefficient in memory 1

100s Add or subtract two rows, shifting right if successful, stopping if coefficient is zero

100s Write a value to decimal readout